	1	2	3	4	5	6	7	8	9	10
A	2 -TE-0070-020-02-A	THIS DRAWING CONFORMS TO B.S. 3939								

3V3 — C404 C405 C406 C407 C408 C409 C410 C411 C412 C413 C414 C415 C416 C417 C418 C419 C420 C421 C422 C423 C424 C425 C426 C427 C428 C429 C430 C431 C432 C433 C434 C435 C436 C437 C438 C439 C440 C441 C442 C443 C444 C445 C446 C447 C448 C449 C450 C451 C452 C453 C454 2u2 C458 2u2 C460 2u2 C462 47u/10V C464 47u/10V C466 220u/10V C468 — GND

1V5 — C439 C441 C443 C445 C447 C449 C451 C453 C455 C459 C461 C463 C465 C467 C469 2u2 — GND

BANK 0 — XC2V2000 U98 FGA -4 — BANK 1

3V3	J13	VCCO8_1	VCCO0_1	B17	3V3
	J12	VCCO8_2	VCCO0_2	J16	
	J11	VCCO8_3	VCCO0_3	J15	
	H10	VCCO8_4	VCCO1_4	J14	
	H9	VCCO8_5	VCCO1_5	H18	
	B10	VCCO8_6	VCCO1_6	H17	
	B7	VCCO8_7	VCCO1_7	B20	
MODB_DATA_STREAM<3>	D6	IO_L01N_0	IO_L90N_1/GCLK3P	H14	CLK_LVDS_VME_B
MODB_DATA_STREAM<2>	C6	IO_L01P_0	IO_L90P_1/GCLK2S	H15	CLK_LVDS_VME
MODB_DATA_STREAM<1>	B1	IO_L02N_0	IO_L89N_1/GCLK1P	G14	CLK_LVDS_TTC_B
MODB_DATA_STREAM<0>	A2	IO_L02P_0	IO_L89P_1/GCLK0S	F14	CLK_LVDS_TTC
BNK0_VRP	D7	IO_L03N_0/VRP_0		E14	FRAME_SYNC_OUT<5>
BNK0_VRN	C7	IO_L03P_0/VRN_0	IO_L94N_1/VREF_1	D14	FRAME_SYNC_IN<5>
CONFIG_IN<8>	B3	IO_L04N_0/VREF_0	IO_L93N_1	A12	MODB_DATA_STREAM<3>
CONFIG_OUT<8>	A3	IO_L04P_0	IO_L93P_1	A13	MODB_DATA_STREAM<2>
MONITOR_IN<8>	G6	IO_L05N_0	IO_L92N_1	A14	MODB_DATA_STREAM<1>
MONITOR_OUT<8>	G7	IO_L05P_0	IO_L92P_1	A15	MODB_DATA_STREAM<0>
READOUT_SYNC_IN<8>	E6	IO_L06N_0	IO_L91N_1	B15	BCLK_LVDS_OUT<3>
READOUT_SYNC_OUT<8>	E7	IO_L06P_0	IO_L91P_1/VREF_1	C15	ICLK_LVDS_OUT<3>
FRAME_SYNC_IN<8>	B4	IO_L19N_0	IO_L78N_1	D15	BCLK_LVDS_OUT<4>
FRAME_SYNC_OUT<8>	A4	IO_L19P_0	IO_L78P_1	E15	ICLK_LVDS_OUT<4>
MONITOR_OUT<7>	B5	IO_L21N_0	IO_L76N_1	F15	BCLK_LVDS_OUT<7>
MONITOR_IN<7>	A5	IO_L21P_0/VREF_0	IO_L76P_1	G15	ICLK_LVDS_OUT<7>
CONFIG_IN<7>	B6	IO_L22N_0	IO_L75N_1/VREF_1	G16	BCLK_LVDS_OUT<5>
CONFIG_OUT<7>	A6	IO_L22P_0	IO_L75P_1	F16	ICLK_LVDS_OUT<5>
FRAME_SYNC_IN<7>	A7	IO_L24N_0	IO_L73N_1	A16	MOD4_DATA_STREAM<0>
FRAME_SYNC_OUT<7>	A8	IO_L24P_0	IO_L73P_1	A17	MOD4_DATA_STREAM<1>
	E8	NC_L25N_0	IO_L72N_1	B16	MOD4_DATA_STREAM<2>
	D8	NC_L25P_0	IO_L72P_1	C16	MOD4_DATA_STREAM<3>
	C8	NC_L27N_0	IO_L70N_1	D16	FRAME_SYNC_IN<4>
	F8	NC_L27P_0/VREF_0	IO_L70P_1	E16	FRAME_SYNC_OUT<4>
READOUT_SYNC_OUT<7>	C8	IO_L45N_0	IO_L69N_1/VREF_1	C17	MONITOR_IN<4>
READOUT_SYNC_IN<7>	B8	IO_L45P_0	IO_L69P_1	D17	MONITOR_OUT<4>
MOD7_DATA_STREAM<0>	D9	IO_L51N_0	IO_L67N_1	H16	READOUT_SYNC_IN<4>
MOD7_DATA_STREAM<1>	E9	IO_L51P_0/VREF_0	IO_L67P_1	G17	READOUT_SYNC_OUT<4>
MOD7_DATA_STREAM<2>	F9	IO_L52N_0	IO_L54N_1	E17	CONFIG_IN<4>
MOD7_DATA_STREAM<3>	G9	IO_L52P_0	IO_L54P_1	F17	CONFIG_OUT<4>
MOD6_DATA_STREAM<3>	B9	IO_L54N_0	IO_L52N_1	A18	MOD3_DATA_STREAM<0>
MOD6_DATA_STREAM<2>	A9	IO_L54P_0	IO_L52P_1	A19	MOD3_DATA_STREAM<1>
MOD6_DATA_STREAM<1>	C9	IO_L67N_0	IO_L51N_1/VREF_1	E18	MOD3_DATA_STREAM<2>
MOD6_DATA_STREAM<0>	C10	IO_L67P_0	IO_L51P_1	B18	MOD3_DATA_STREAM<3>
CONFIG_OUT<6>	F10	IO_L69N_0	IO_L49N_1	B18	FRAME_SYNC_IN<3>
CONFIG_IN<6>	G10	IO_L69P_0/VREF_0	IO_L49P_1	C18	FRAME_SYNC_OUT<3>
MONITOR_OUT<6>	E10	IO_L70N_0	NC_L27N_1/VREF_1	F19	
MONITOR_IN<6>	D10	IO_L70P_0	NC_L27P_1	F18	
READOUT_SYNC_OUT<6>	A10	IO_L72N_0	NC_L25N_1	G18	
READOUT_SYNC_IN<6>	A11	IO_L72P_0	NC_L25P_1	G19	
FRAME_SYNC_OUT<6>	F11	IO_L73N_0	IO_L24N_1	B19	MONITOR_IN<3>
FRAME_SYNC_IN<6>	E11	IO_L73P_0	IO_L24P_1	C19	MONITOR_OUT<3>
CONFIG_OUT<5>	G11	IO_L75N_0	IO_L22N_1	D19	READOUT_SYNC_IN<3>
CONFIG_IN<5>	H11	IO_L75P_0/VREF_0	IO_L22P_1	E19	READOUT_SYNC_OUT<3>
MONITOR_OUT<5>	D11	IO_L76N_0	IO_L21N_1/VREF_1	A20	CONFIG_IN<3>
MONITOR_IN<5>	C11	IO_L76P_0	IO_L21P_1	A21	CONFIG_OUT<3>
BCLK_LVDS_OUT<3>	B11	IO_L78N_0	IO_L19N_1	E20	MOD2_DATA_STREAM<0>
ICLK_LVDS_OUT<3>	B12	IO_L78P_0	IO_L19P_1	F20	MOD2_DATA_STREAM<1>
BCLK_LVDS_OUT<1>	G12	IO_L79N_0/VREF_0	IO_L18N_1	B21	MOD2_DATA_STREAM<2>
BCLK_LVDS_OUT<1>	H12	IO_L79P_0	IO_L18P_1	B22	MOD2_DATA_STREAM<3>
ICLK_LVDS_OUT<6>	F12	IO_L92N_0	IO_L17N_1	A22	FRAME_SYNC_IN<2>
ICLK_LVDS_OUT<6>	E12	IO_L92P_0	IO_L17P_1	A23	FRAME_SYNC_OUT<2>
BCLK_LVDS_OUT<8>	D12	IO_L93N_0	IO_L04N_1	C21	MONITOR_IN<2>
ICLK_LVDS_OUT<8>	C12	IO_L93P_0	IO_L04P_1/VREF_1	D21	MONITOR_OUT<2>
READOUT_SYNC_OUT<5>	G13	IO_L94N_0/VREF_0	IO_L03N_1/VRN_1	C20	BNK1_VRP
READOUT_SYNC_IN<5>	H13	IO_L94P_0	IO_L03P_1/VRN_1	D20	BNK1_VRN
	F13	IO_L95N_0/GCLK7P		A24	READOUT_SYNC_IN<2>
	E13	IO_L95P_0/GCLK6S	IO_L02N_1	A25	READOUT_SYNC_OUT<2>
	D13	IO_L01N_0	IO_L01N_1	B23	CONFIG_OUT<2>
	C13	IO_L96P_0/GCLK4S	IO_L01P_1	B24	CONFIG_IN<2>

BODY 1 OF 7

BANK 2 — XC2V2000 U98 FGA -4 — BANK 3

3V3	N18	VCCO2_1	VCCO3_1	Y25	3V3
	M18	VCCO2_2	VCCO3_2	V19	
	K25	VCCO2_3	VCCO3_3	U25	
	K19	VCCO2_4	VCCO3_4	U19	
	J19	VCCO2_5	VCCO3_5	T18	
	G25	VCCO2_6	VCCO3_6	P18	
		VCCO2_7	VCCO3_7	P18	
MODI_DATA_STREAM<0>	B26	IO_L01N_2	IO_L99N_3	N26	LOCAL_VME_A<15>
MODI_DATA_STREAM<1>	B25	IO_L01P_2	IO_L99P_3	P26	LOCAL_VME_A<14>
BNK2_VRP	G20	IO_L02N_2/VRP_2	IO_L98N_3	P23	LOCAL_VME_A<13>
BNK2_VRN	H20	IO_L02P_2/VRN_2	IO_L98P_3	P22	LOCAL_VME_A<12>
MODI_DATA_STREAM<2>	C26	IO_L03N_2	IO_L93N_3/VREF_3	P19	LOCAL_VME_A<11>
MODI_DATA_STREAM<3>	D26	IO_L03P_2/VREF_2	IO_L93P_3	N19	LOCAL_VME_A<10>
FRAME_SYNC_OUT<1>	E23	IO_L04N_2	IO_L91N_3	P21	LOCAL_VME_A<9>
FRAME_SYNC_IN<1>	E24	IO_L04P_2	IO_L91P_3	P20	LOCAL_VME_A<8>
READOUT_SYNC_OUT<1>	G21	IO_L05N_2	IO_L78N_3	R26	LOCAL_VME_A<7>
READOUT_SYNC_IN<1>	G22	IO_L05P_2	IO_L78P_3	R25	LOCAL_VME_A<6>
MONITOR_OUT<1>	D25	IO_L19N_2	IO_L76N_3	R20	LOCAL_VME_A<5>
MONITOR_IN<1>	E25	IO_L19P_2	IO_L76P_3	R19	LOCAL_VME_A<4>
CONFIG_OUT<1>	D24	IO_L21N_2	IO_L75N_3/VREF_3	R24	LOCAL_VME_A<3>
CONFIG_IN<1>	F24	IO_L21P_2/VREF_2	IO_L75P_3	R23	LOCAL_VME_A<2>
EMPTY_FLAG	F26	IO_L22N_2	IO_L73N_3	R22	LOCAL_VME_A<1>
HALF_FLAG	F25	IO_L22P_2	IO_L73P_3	R21	LOCAL_VME_A<0>
FULL_FLAG	H22	IO_L24N_2	IO_L72N_3	T26	READ_STROBE
	H21	IO_L24P_2	IO_L72P_3	T25	WRITE_STROBE
	G23	NC_L25N_2	IO_L70N_3	T20	BELLED
	G24	NC_L25P_2	IO_L70P_3	T19	SLINK_LDOWN#
TEMP_WARN	F26	IO_L43N_2	IO_L69N_3/VREF_3	T24	SLINK_LSK<0>
FLT	G26	IO_L43P_2	IO_L69P_3	T23	SLINK_LSK<1>
EMU	H23	IO_L45N_2	IO_L67N_3	T22	SLINK_LSK<2>
FSYNC	H24	IO_L45P_2/VREF_2	IO_L67P_3	T21	SLINK_LSK<3>
PROCESS	J21	IO_L46N_2	IO_L54N_3	U26	SLINK_LFF#
TRANSFER	J20	IO_L46P_2	IO_L54P_3	V26	SLINK_LCLK
READOUT	H25	IO_L48N_2	IO_L52N_3	U24	SLINK_LRL<0>
T_BUSY	H26	IO_L48P_2	IO_L52P_3	U23	SLINK_LRL<1>
TTC_ERROR	J22	IO_L49N_2	IO_L51N_3/VREF_3	U22	SLINK_LRL<2>
DAQ_HALT	J23	IO_L49P_2	IO_L51P_3	U21	SLINK_LRL<3>
	K21	IO_L51N_2/VREF_2	IO_L49N_3	V25	SLINK_USK<3>
	K22	IO_L51P_2	IO_L49P_3	V24	SLINK_USK<2>
	K26	IO_L52N_2	IO_L48N_3	V23	SLINK_USK<1>
LOCAL_VME_SPARE<11>	L20	IO_L52P_2	IO_L48P_3	V22	SLINK_USK<0>
LOCAL_VME_SPARE<10>	J24	IO_L54N_2	IO_L46N_3	W26	SLINK_UWEN#
LOCAL_VME_SPARE<9>	J25	IO_L54P_2	IO_L46P_3	Y26	SLINK_UCNTL#
LOCAL_VME_SPARE<8>	K23	IO_L67N_2	IO_L45N_3/VREF_3	W20	SLINK_UTEST#
LOCAL_VME_SPARE<7>	K24	IO_L67P_2	IO_L45P_3	V20	SLINK_URESET#
LOCAL_VME_SPARE<6>	J26	IO_L69N_2	IO_L43N_3	W25	SLINK_UDW0
LOCAL_VME_SPARE<5>	K25	IO_L69P_2/VREF_2	IO_L43P_3	W24	SLINK_UDW1
LOCAL_VME_SPARE<4>	L24	IO_L70N_2	NC_L25N_3	V21	
LOCAL_VME_SPARE<3>	L21	IO_L70P_2	NC_L25P_3	W21	
LOCAL_VME_SPARE<2>	L25	IO_L72N_2	IO_L24N_3	AA26	SLINK_UD<0>
LOCAL_VME_SPARE<1>	L26	IO_L72P_2	IO_L24P_3	AB25	SLINK_UD<1>
LOCAL_VME_D<15>	L19	IO_L73N_2	IO_L22N_3	Y24	SLINK_UD<2>
LOCAL_VME_D<14>	M19	IO_L73P_2	IO_L22P_3	Y23	SLINK_UD<3>
LOCAL_VME_D<13>	L23	IO_L75N_2	IO_L21N_3/VREF_3	W22	SLINK_UD<4>
LOCAL_VME_D<12>	L24	IO_L75P_2/VREF_2	IO_L21P_3	W23	SLINK_UD<5>
LOCAL_VME_D<11>	M20	IO_L76N_2	IO_L19N_3	AB26	SLINK_UD<6>
LOCAL_VME_D<10>	M21	IO_L76P_2	IO_L19P_3	AB24	SLINK_UD<7>
LOCAL_VME_D<9>	M23	IO_L78N_2	IO_L18N_3	AC25	SLINK_UD<8>
LOCAL_VME_D<8>	M24	IO_L78P_2	IO_L18P_3	AC26	SLINK_UD<9>
LOCAL_VME_D<7>	M25	IO_L91N_2	IO_L83N_3/VREF_3	AD26	SLINK_UD<10>
LOCAL_VME_D<6>	M26	IO_L91P_2	IO_L83P_3	AB23	SLINK_UD<11>
LOCAL_VME_D<5>	N24	IO_L93N_2	IO_L82N_3/VRP_3	AA24	SLINK_UD<12>
LOCAL_VME_D<4>	N20	IO_L93P_2/VREF_2	IO_L82P_3/VRN_3	AA23	SLINK_UD<13>
LOCAL_VME_D<3>	N22	IO_L94N_2	IO_L81N_3	AB24	BNK3_VRP
LOCAL_VME_D<2>	N21	IO_L94P_2	IO_L81P_3	AB23	BNK3_VRN
LOCAL_VME_D<1>	N24	IO_L96N_2		Y22	SLINK_UD<14>
LOCAL_VME_D<0>	N23	IO_L96P_2		AA22	SLINK_UD<15>

BODY 2 OF 7

R183 4K7, R184 4K7, R182 4K7 — 3V3

R185 1K0 5% 0402 — D59 RED — GND

BNK0_VRP R186 56R — GND
BNK0_VRN R187 56R — 3V3
BNK1_VRP R188 56R
BNK1_VRN R189 56R
BNK2_VRP R190 56R
BNK2_VRN R191 56R
BNK3_VRP R192 56R
BNK3_VRN R193 56R
BNK4_VRP R194 56R
BNK4_VRN R195 56R
BNK5_VRP R196 56R
BNK5_VRN R197 56R — 1V5
BNK6_VRP R198 56R
BNK6_VRN R199 56R — 1V5
BNK7_VRP R200 56R
BNK7_VRN R201 56R — 1V5

1V5 — C456 10N 10% 0402 — R202 4K7 1% 0402 — R203 5K6 1% 0402 — C5 10N 0402 — BNK6_VREF — GND

1V5 — C457 100N 10% 0402 — R204 4K7 1% 0402 — R205 5K6 1% 0402 — C6 10N 0402 — BNK7_VREF — GND

BANK 4 — XC2V2000 U98 FGA -4 — BANK 5

3V3	AE20	VCCO4_1	VCCO5_1	AE10	3V3
	AE17	VCCO4_2	VCCO5_2	AE7	
	W18	VCCO4_3	VCCO5_3	W10	
	W17	VCCO4_4	VCCO5_4	W9	
	V16	VCCO4_5	VCCO5_5	V13	
	V15	VCCO4_6	VCCO5_6	V12	
	V14	VCCO4_7	VCCO5_7	V11	
CFG_INIT#, CCLK	AD21	IO_L01N_4/DOUT	IO_L98N_5/GCLK7S	AC13	TTC_CLK40
	AC21	IO_L01P_4/INIT_B	IO_L96P_5/GCLK6P	AB13	
SLINK_UD<16>	Y20	IO_L02N_4/D0	IO_L95N_5/GCLK5S	AA13	TTS_J0_READY_B
SLINK_UD<17>	Y19	IO_L02P_4/D1	IO_L95P_5/GCLK4P	Y13	TTS_J0_READY
BNK4_VRP	AA20	IO_L03N_4/D2/ALT_VRP_4	IO_L94N_5	W13	TTS_J0_BUSY_B
BNK4_VRN	AB20	IO_L03P_4/D3/ALT_VRN_4	IO_L94P_5/VREF_5	W12	TTS_J0_BUSY
SLINK_UD<18>	AC22	IO_L04N_4/VREF_4	IO_L93N_5	AF15	TTS_J0_WARN_OVRFLW_B
SLINK_UD<19>	AE21	IO_L04P_4	IO_L93P_5	AF14	TTS_J0_WARN_OVRFLW
SLINK_UD<20>	AE26	IO_L05N_4/VRP_4	IO_L92N_5	AF13	TTS_J0_OUT_OF_SYNC_B
SLINK_UD<21>	AF25	IO_L05P_4/VRN_4	IO_L92P_5	AF12	TTS_J0_OUT_OF_SYNC
SLINK_UD<22>	W20	IO_L06N_4	IO_L91N_5	AE12	TEST_TRIG_B
SLINK_UD<23>	Y21	IO_L06P_4	IO_L91P_5/VREF_5	AD12	TEST_TRIG
SLINK_UD<24>	AE24	IO_L19N_4	IO_L78N_5	AC12	BE_J0_SPARE<0>
SLINK_UD<25>	AF24	IO_L19P_4	IO_L78P_5	AB12	BE_J0_SPARE<1>
SLINK_UD<26>	AE23	IO_L21N_4	IO_L76N_5	AA12	BE_J0_SPARE<2>
SLINK_UD<27>	AF23	IO_L21P_4/VREF_4	IO_L76P_5	Y12	BE_J0_SPARE<3>
SLINK_UD<28>	AF22	IO_L22N_4	IO_L75N_5/VREF_5	AF11	TTC_J0_ERR_STR
SLINK_UD<29>	AF22	IO_L22P_4	IO_L75P_5	AF10	TTC_SIN_ERR_STR
SLINK_UD<30>	AF21	IO_L24N_4	IO_L73N_5	AE11	TTC_BRCST_STR<1>
SLINK_UD<31>	AF20	IO_L24P_4	IO_L73P_5	AD11	TTC_BRCST_STR<2>
	AA19	NC_L25N_4	IO_L72N_5	AC11	TTC_READY
	AB19	NC_L25P_4	IO_L72P_5	AB11	TTC_EVT_CNT_RST
	AD20	NC_L27N_4	IO_L70N_5	W11	TTC_BCNT_RST
	AC20	NC_L27P_4/VREF_4	IO_L70P_5	Y10	TTC_L1_ACCEPT
	AC19	NC_L28N_4	IO_L69N_5/VREF_5	Y11	TTC_BRDCST<2>
	AD19	NC_L28P_4	IO_L69P_5	AA11	TTC_BRDCST<3>
SLINK_UD<32>	AE19	IO_L43N_4	IO_L67N_5	AF9	TTC_BRDCST<4>
SLINK_UD<33>	AF19	IO_L43P_4	IO_L67P_5	AF8	TTC_BRDCST<5>
SLINK_UD<34>	AA18	IO_L51N_4	IO_L54N_5	AE9	TTC_BRDCST<6>
SLINK_UD<35>	AB18	IO_L51P_4/VREF_4	IO_L54P_5	AD9	TTC_BRDCST<7>
SLINK_UD<36>	Y18	IO_L52N_4	IO_L52N_5	AB10	TTC_SERIAL_B
SLINK_UD<37>	Y17	IO_L52P_4	IO_L52P_5	AA10	TTC_RESET_B
SLINK_UD<38>	AC18	IO_L54N_4	IO_L51N_5/VREF_5	AD10	TTC_SCL
SLINK_UD<39>	AD18	IO_L54P_4	IO_L51P_5	AC10	TTC_SDA
SLINK_UD<40>	AE18	IO_L67N_4	IO_L49N_5	AE8	TTC_CLKL1ACCEPT
SLINK_UD<41>	AF18	IO_L67P_4	IO_L49P_5	AF7	BE_J2_SPARE<0>
SLINK_UD<42>	AA17	IO_L69N_4	NC_L28N_5	AD8	
SLINK_UD<43>	AB17	IO_L69P_4/VREF_4	NC_L28P_5	AC9	
SLINK_UD<44>	AC17	IO_L70N_4	NC_L27N_5/VREF_5	AB9	
SLINK_UD<45>	AD17	IO_L70P_4	NC_L27P_5	AC9	
SLINK_UD<46>	AF17	IO_L72N_4	NC_L25N_5	AA9	
SLINK_UD<47>	AF16	IO_L72P_4	NC_L25P_5	Y9	
SLINK_UD<48>	AB16	IO_L73N_4	IO_L24N_5	AF6	BE_J2_SPARE<1>
SLINK_UD<49>	AC16	IO_L73P_4	IO_L24P_5	AE6	BE_J2_SPARE<2>
SLINK_UD<50>	AA16	IO_L75N_4	IO_L22N_5	AB8	BE_J2_SPARE<3>
SLINK_UD<51>	Y16	IO_L75P_4/VREF_4	IO_L22P_5	AA8	BE_TP1
SLINK_UD<52>	AD16	IO_L76N_4	IO_L21N_5/VREF_5	AC7	BE_TP21
SLINK_UD<53>	AE16	IO_L76P_4	IO_L21P_5	AD7	BE_TP3
SLINK_UD<54>	Y15	IO_L78N_4	IO_L19N_5	AF5	BE_TP4
SLINK_UD<55>	AA15	IO_L78P_4	IO_L19P_5	AE5	BE_TP5
SLINK_UD<56>	W15	IO_L91N_4/VREF_4	IO_L18N_5	AF4	BE_TP6
SLINK_UD<57>	W16	IO_L91P_4	IO_L18P_5	AE4	BE_TP7
SLINK_UD<58>	AB15	IO_L92N_4	IO_L17N_5	AF3	BE_TP8
SLINK_UD<59>	AC15	IO_L92P_4	IO_L17P_5	AE3	BE_TP91
SLINK_UD<60>	AD15	IO_L93N_4	IO_L04N_5	Y8	BE_TP101
SLINK_UD<61>	AE15	IO_L93P_4	IO_L04P_5/VREF_5	Y7	BE_TP11
	W14	IO_L94N_4/VREF_4	IO_L83N_5/D5/ALT_VRP_5	AB7	BNK5_VRP
	Y14	IO_L94P_4	IO_L83P_5/D5/ALT_VRN_5	AA7	BNK5_VRN
SLINK_UD<62>	AA14	IO_L95N_4/GCLK3S	IO_L82N_5/D6	AD6	
SLINK_UD<63>	AB14	IO_L95P_4/GCLK2P	IO_L82P_5/D7	AC6	TEMP_INT#
TTC_CLK40_DES1	AC14	IO_L96N_4/GCLK1S	IO_L81N_5/D8#_B	AB6	BE_SMBCLK
TTC_CLK40_DES2	AD14	IO_L96P_4/GCLK0P	IO_L81P_5/CS_B	AC5	BE_SMBDATA

BODY 3 OF 7

GND — TP76

BANK 6 — XC2V2000 U98 FGA -4 — BANK 7

1V5	Y2	VCCO6_1	VCCO7_1	N9	1V5
	V8	VCCO6_2	VCCO7_2	M9	
	U8	VCCO6_3	VCCO7_3	L9	
	U2	VCCO6_4	VCCO7_4	K8	
	T9	VCCO6_5	VCCO7_5	K2	
	R9	VCCO6_6	VCCO7_6	J8	
	P9	VCCO6_7	VCCO7_7	G2	
ODR2_DATA<17>	AF2	IO_L01P_6	IO_L99P_7	P1	ODR_CLK_K
ODR2_DATA<16>	AE1	IO_L01N_6	IO_L99N_7	N1	ODR_CLK_K#
BNK6_VRN	AB4	IO_L02P_6/VRN_6	IO_L94P_7	N4	ODR_ADDR<11>
BNK6_VRP	AB3	IO_L02N_6/VRP_6	IO_L94N_7	N5	ODR_ADDR<10>
ODR2_DATA<15>	AD2	IO_L03P_6	IO_L93P_7/VREF_7	N6	BNK7_VREF
BNK6_VREF	AD1	IO_L03N_6/VREF_6	IO_L93N_7	N7	ODR_ADDR<9>
ODR2_DATA<14>	AC2	IO_L04P_6	IO_L91P_7	P8	ODR_ADDR<8>
ODR2_DATA<13>	AC1	IO_L04N_6	IO_L91N_7	N8	ODR_ADDR<7>
ODR2_DATA<12>	AB2	IO_L05P_6	IO_L78P_7	M1	ODR_ADDR<6>
ODR2_DATA<11>	AB1	IO_L05N_6	IO_L78N_7	M2	ODR_ADDR<5>
ODR2_DATA<10>	AA4	IO_L19P_6	IO_L76P_7	M5	ODR_ADDR<4>
ODR2_DATA<9>	AA3	IO_L19N_6	IO_L76N_7	M6	ODR_ADDR<3>
ODR2_DATA<8>	Y6	IO_L21P_6	IO_L75P_7/VREF_7	M3	BNK7_VREF
BNK6_VREF	Y5	IO_L21N_6/VREF_6	IO_L75N_7	M4	ODR_ADDR<2>
ODR2_DATA<7>	W6	IO_L22P_6	IO_L73P_7	M7	ODR_ADDR<1>
ODR2_DATA<6>	W7	IO_L22N_6	IO_L73N_7	M8	ODR2_O<17>
ODR2_DATA<5>	AA2	IO_L24P_6	IO_L72P_7	L1	ODR2_O<16>
ODR2_DATA<4>	AA1	IO_L24N_6	IO_L72N_7	L2	ODR2_O<15>
	Y4	NC_L25P_6	IO_L70P_7	L5	ODR2_O<14>
	Y3	NC_L25N_6	IO_L70N_7	L6	ODR2_O<13>
ODR2_DATA<3>	W5	IO_L43P_6	IO_L69P_7/VREF_7	L3	BNK7_VREF
ODR2_DATA<2>	W4	IO_L43N_6	IO_L69N_7	L4	ODR2_O<12>
ODR2_DATA<1>	W2	IO_L45P_6	IO_L67P_7	K1	ODR2_O<11>
BNK6_VREF	W3	IO_L45N_6/VREF_6	IO_L67N_7	J1	ODR2_O<10>
ODR2_DATA<0>	Y1	IO_L46P_6	IO_L54P_7	K3	ODR2_O<9>
ODR1_DATA<7>	W1	IO_L46N_6	IO_L54N_7	K4	ODR2_O<8>
ODR1_DATA<6>	V6	IO_L48P_6	IO_L52P_7	K5	ODR2_O<7>
ODR1_DATA<5>	V7	IO_L48N_6	IO_L52N_7	K6	ODR2_O<6>
ODR1_DATA<4>	V5	IO_L49P_6	IO_L51P_7/VREF_7	L8	BNK7_VREF
ODR1_DATA<3>	V4	IO_L49N_6	IO_L51N_7	L7	ODR2_O<5>
ODR1_DATA<2>	V3	IO_L51P_6	IO_L49P_7	J2	ODR2_O<4>
BNK6_VREF	V2	IO_L51N_6/VREF_6	IO_L49N_7	H1	ODR2_O<3>
ODR1_DATA<1>	V1	IO_L52P_6	IO_L48P_7	J3	ODR2_O<2>
ODR1_DATA<0>	U1	IO_L52N_6	IO_L48N_7	J4	ODR2_O<1>
ODR1_DATA<8>	T7	IO_L54P_6	IO_L46P_7	J5	ODR2_O<0>
ODR1_DATA<7>	V4	IO_L54N_6	IO_L46N_7	J6	ODR1_O<17>
ODR1_DATA<6>	U3	IO_L67P_6	IO_L45P_7/VREF_7	H5	BNK7_VREF
ODR1_DATA<5>	U5	IO_L67N_6	IO_L45N_7	H4	ODR1_O<16>
BNK6_VREF	U6	IO_L69P_6	IO_L43P_7	K7	ODR1_O<15>
ODR1_DATA<4>	T5	IO_L69N_6/VREF_6	IO_L43N_7	J7	ODR1_O<14>
ODR1_DATA<3>	T6	IO_L70P_6	NC_L29P_7	H2	
ODR1_DATA<2>	T8	IO_L70N_6	NC_L29N_7	H3	
ODR1_DATA<1>	R8	IO_L72P_6	IO_L24P_7	G1	ODR1_O<13>
ODR1_DATA<0>	T2	IO_L72N_6	IO_L24N_7	F1	ODR1_O<12>
ODR_WRITE	T1	IO_L73P_6	IO_L22P_7	G3	ODR1_O<11>
ODR_READ#	T4	IO_L73N_6	IO_L22N_7	G4	ODR1_O<10>
BNK6_VREF	T3	IO_L75P_6	IO_L21P_7/VREF_7	F3	BNK7_VREF
ODR_BWI#	R6	IO_L75N_6/VREF_6	IO_L21N_7	F2	ODR1_O<9>
ODR_BWO#	R5	IO_L76P_6	IO_L19P_7	H6	ODR1_O<8>
ODR_ADDR<18>	R4	IO_L76N_6	IO_L19N_7	H7	ODR1_O<7>
ODR_ADDR<17>	R3	IO_L78P_6	IO_L05P_7	E1	ODR1_O<6>
ODR_ADDR<16>	R2	IO_L78N_6	IO_L05N_7	E2	ODR1_O<5>
ODR_ADDR<15>	R1	IO_L91P_6	IO_L04P_7	D1	ODR1_O<4>
ODR_ADDR<14>	R7	IO_L91N_6	IO_L04N_7	D2	ODR1_O<3>
BNK6_VREF	P7	IO_L93P_6	IO_L03P_7/VREF_7	C1	BNK7_VREF
ODR_ADDR<13>	P6	IO_L93N_6/VREF_6	IO_L03N_7	C2	ODR1_O<2>
ODR_ADDR<12>	P5	IO_L94P_6	IO_L82P_7/VRP_7	E3	BNK7_VRN
ODR_CLK_C	P4	IO_L94N_6	IO_L82N_7/VRN_7	E4	BNK7_VRP
ODR_CLK_C#	P3	IO_L96P_6	IO_L81P_7	G5	ODR1_O<1>
		IO_L96N_6	IO_L81N_7	F4	ODR1_O<0>

BODY 4 OF 7

IN: MOD8_DATA_STREAM<0..3>, MOD7_DATA_STREAM<0..3>, MOD6_DATA_STREAM<0..3>, MOD5_DATA_STREAM<0..3>, MOD4_DATA_STREAM<0..3>, MOD3_DATA_STREAM<0..3>, MOD2_DATA_STREAM<0..3>, MOD1_DATA_STREAM<0..3>

IN: EMPTY_FLAG, HALF_FLAG, FULL_FLAG, TEMP_INT#

IN: CONFIG_IN<1..8> — OUT: CONFIG_OUT<1..8>
IN: MONITOR_IN<1..8> — OUT: MONITOR_OUT<1..8>
IN: READOUT_SYNC_IN<1..8> — OUT: READOUT_SYNC_OUT<1..8>
IN: FRAME_SYNC_IN<1..8> — OUT: FRAME_SYNC_OUT<1..8>

IN: BCLK_LVDS_OUT<1..8> — OUT
IN: ICLK_LVDS_OUT<1..8> — OUT

A	13-11-02	-----	S. TAGHAVIRAD	S. TAGHAVIRAD	S. TAGHAVIRAD	
ISSUE	DATE	M